

⑨Int. Cl.⁸
H 02 M 1/00

대한민국특허청 (KR)
공개실용신안공보 (U)

제 545 호

⑩공개일자 서기 1992. 7. 27

⑩공개번호 92-13948

⑪출원일자 서기 1990. 12. 12

⑪출원번호 90-19567

심사청구: 없음

⑫고안자 신옥희 경기도 수원시 권선구 매한동 52-5

⑬출원인 삼성전자 주식회사 대표이사 경용문

경기도 수원시 권선구 매한동 416번지

⑭대리인 변리사 조용식

전원전압 입력 자동선택 회로

실용신안 등록청구의 범위

1. 인가되는 전원전압 상태에 따라 스위칭되어 수단의 동작을 제어하는 제어회로(10)와, 상기 제어회로(10)에 연결되어 상기 제어회로(10)의 동작에 따라 스위칭되는 스위칭부(20)와, 상기 스위칭부(20)에 연결되어 상기 스위칭부(20)의 동작에 따라 구동되는 릴레이(30)와, 전원전압측 및 상기 릴레이(30)에 연결되어 전원전압이 110V일 경우 동작되는 백전압 정류회로(40)와, 로 구성되는 전원전압 입력자동 선택회로.

2. 제1항에 있어서, 상기 제어회로(10)는, 입력되는 교류전압을 정류하는 제1, 제2정류부(1), (2)와 상기 제1정류부(1)에 연결된 전압 분배용 저항(R1), (R2)과 상기 전압 분배용 저항(R1), (R2) 사이에 연결되어 인가되는 교류전압에 따라 "반온"되는 트라이악(TR1)과, 로 구성되는 전원전압 입력자동 선택회로.

3. 제1항에 있어서, 상기 스위칭부(20)는, 상기 제어회로(10)의 동작상태에 따라 "반온"되는 전계효과 트랜지스터(FET1)와, 상기 전계효과 트랜지스터(FET1)의 게이트측에 연결되어 상기 트랜지스터(Q1)를 보호하는 다이오드(D3) 및 제너다이오드(ZD1)와, 상기 전계효과 트랜지스터(FET1)의 드레인측 및 상기 제어회로(10)에 연결된 저항(R4)을 통하여 연결되는 역전류 방지용 다이오드(D4)와, 로 구성되는 전원전압 입력 자동 선택회로.

※ 참고사항: 최초출원 내용에 의하여 공개하는 것임.

도면의 간단한 설명

제1도는 이 고안에 따른 전원전압 입력 자동선택 회로도이다.

제 1 도

